



Реализация быстрых операций длинной арифметики для intel x64 Отчёт по учебной практике

Казанцев Антон Алексеевич, группа 20.Б11-мм

Научный руководитель: старший преподаватель Баклановский М.В.

Санкт-Петербург
2022



Написание программы, реализующей быстрое выполнение операций длинной арифметики для x64.



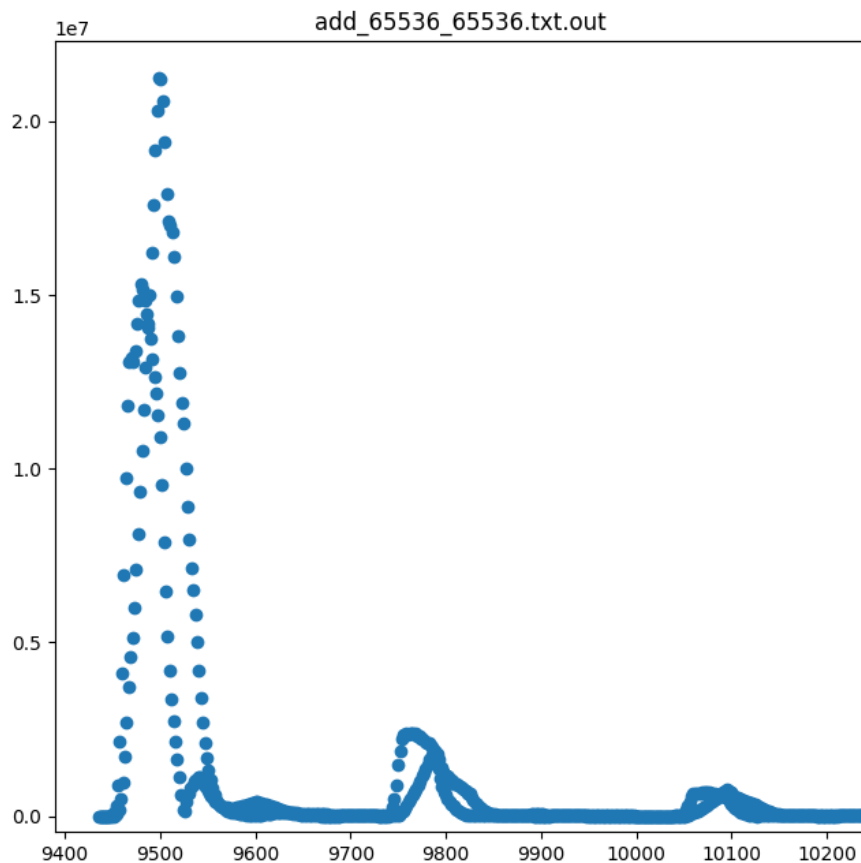
- изучить существующие реализации длинной арифметики
- выбрать набор операций длинной арифметики для реализации
- изучить особенности устройства процессора intel x64 и возможные способы ускорить вычисления
- составить качественную тестовую базу
- научиться сравнивать скорость вычислений двух и более различных реализаций длинной арифметики
- написать свою реализацию, используя инкрементный метод разработки для качественного анализа роста производительности по отношению к применяемым технологиям процессора

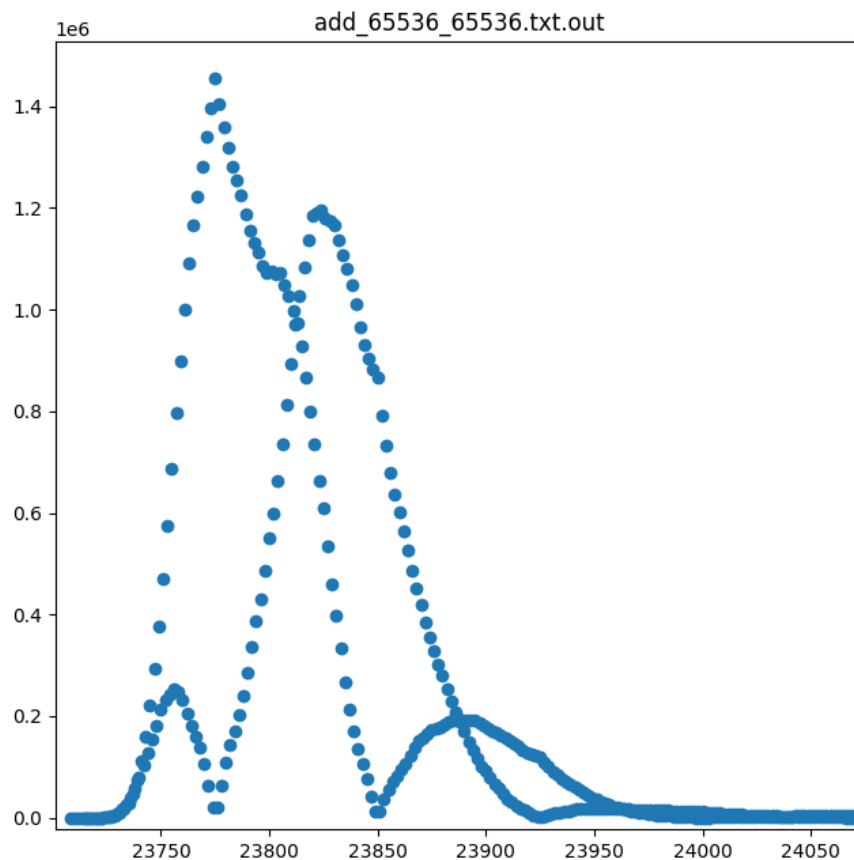


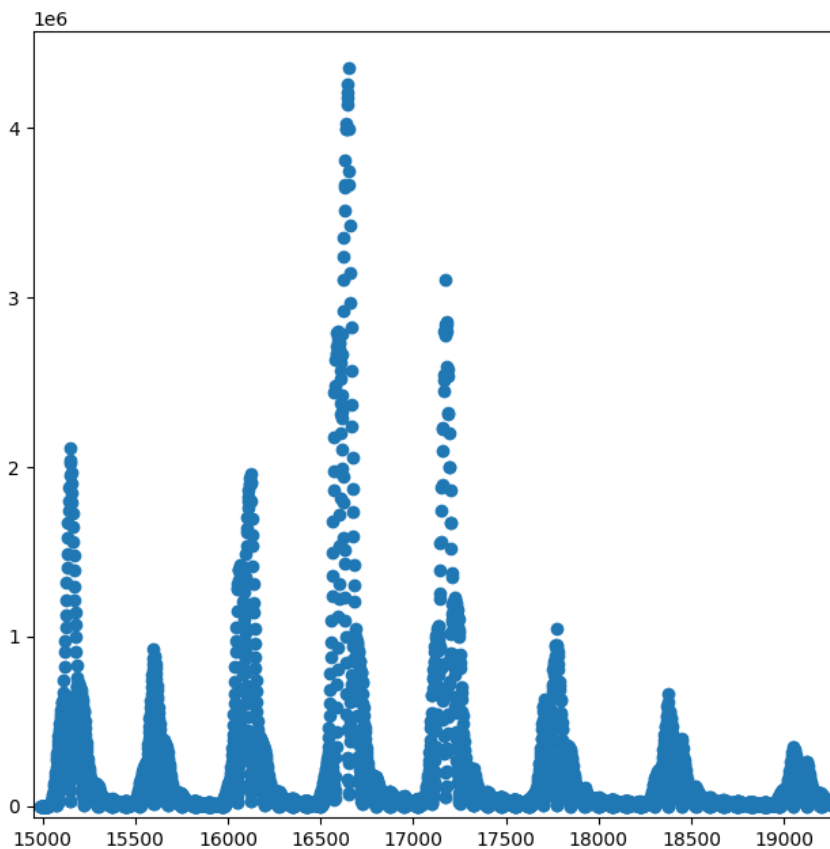
- типы данных:
 - целые числа
 - рациональные числа
 - числа с плавающей запятой
- функции для целых чисел:
 - сложение
 - вычитание
 - сравнение
 - умножение (алгоритм Карацубы)
 - совмещённые операции сложения и умножения
 - взятие модуля
 - деление с получением целого или нецелого результата
 - возведение в степень
 - логические операции



1. Остановка конвейера
2. Замер времени старта
3. Вызов функции с тестируемым алгоритмом
4. Остановка конвейера
5. Замер времени финиша

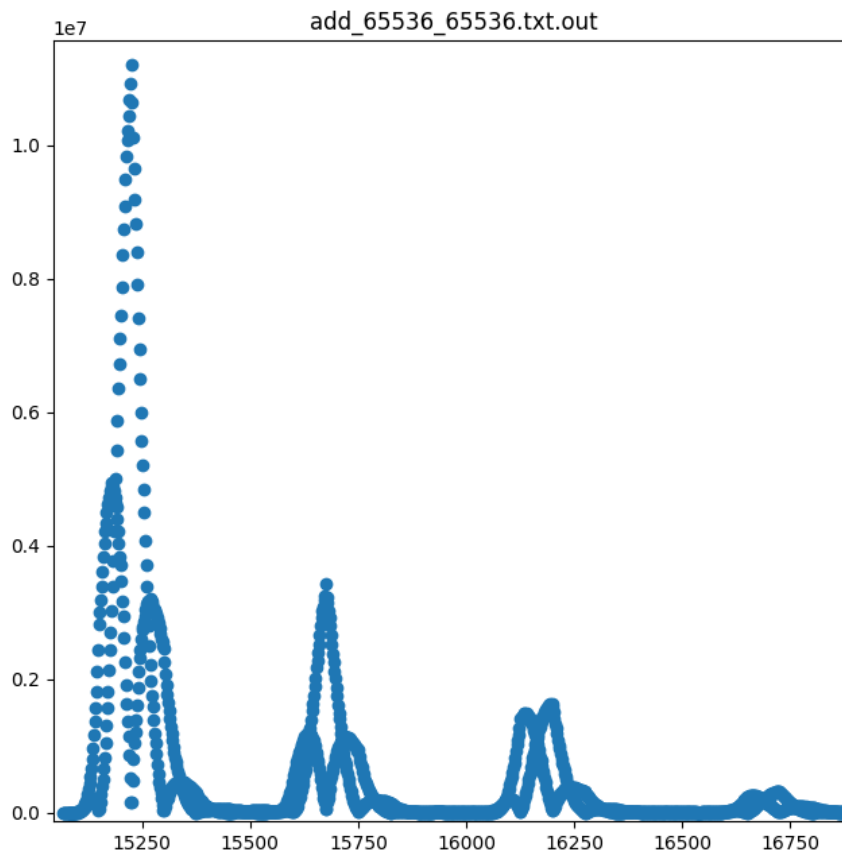








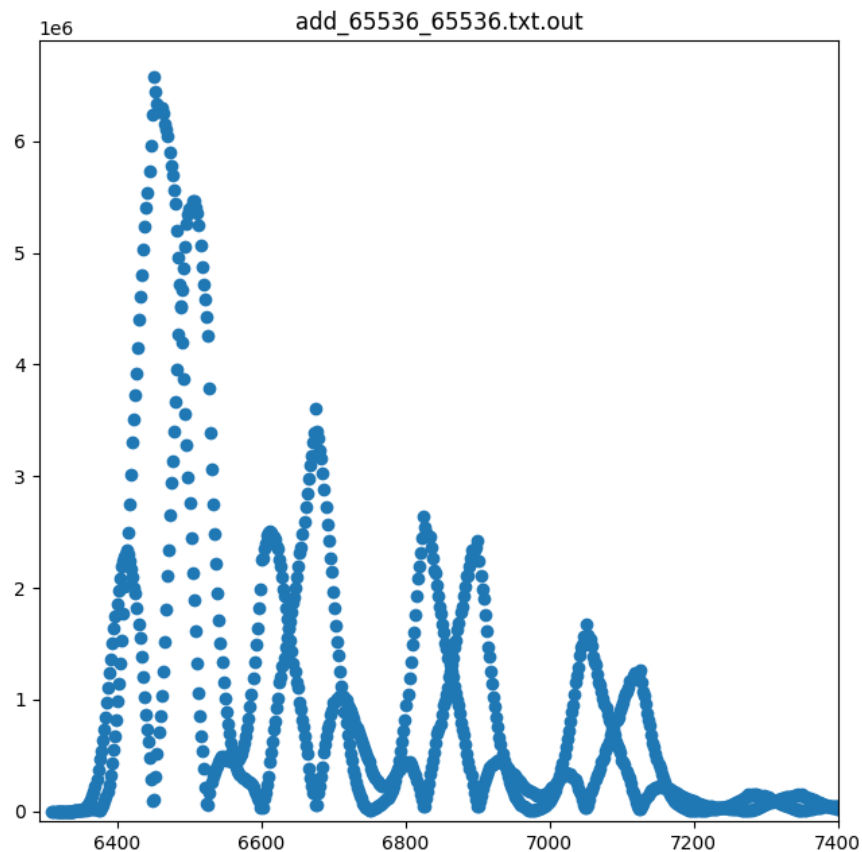
Тест реализации, ASM выравнивание в памяти

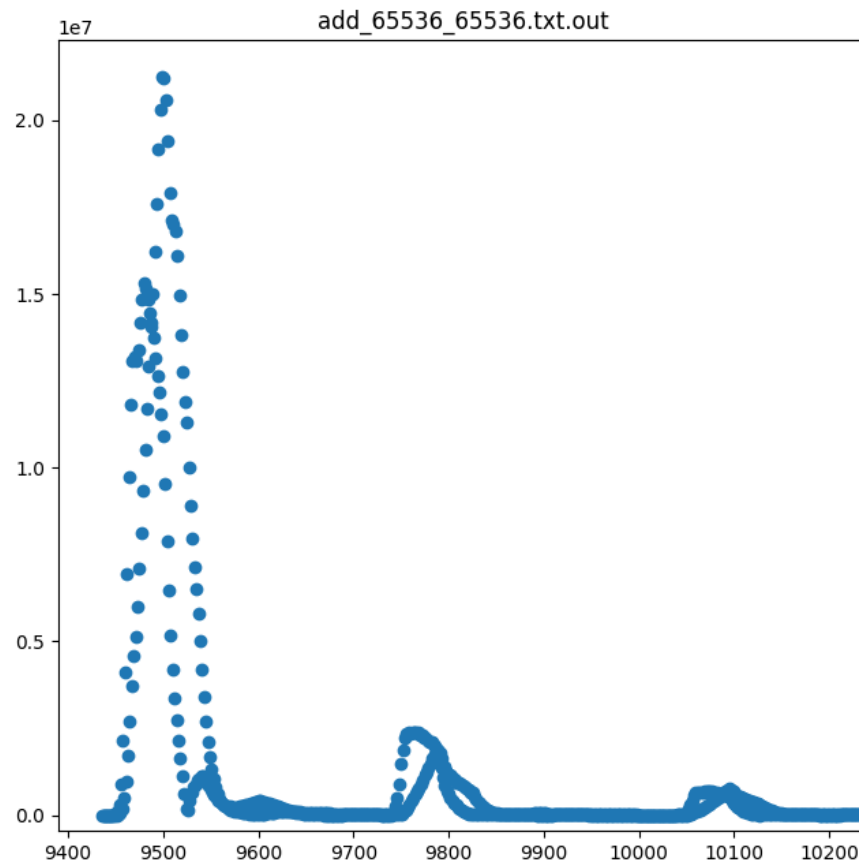
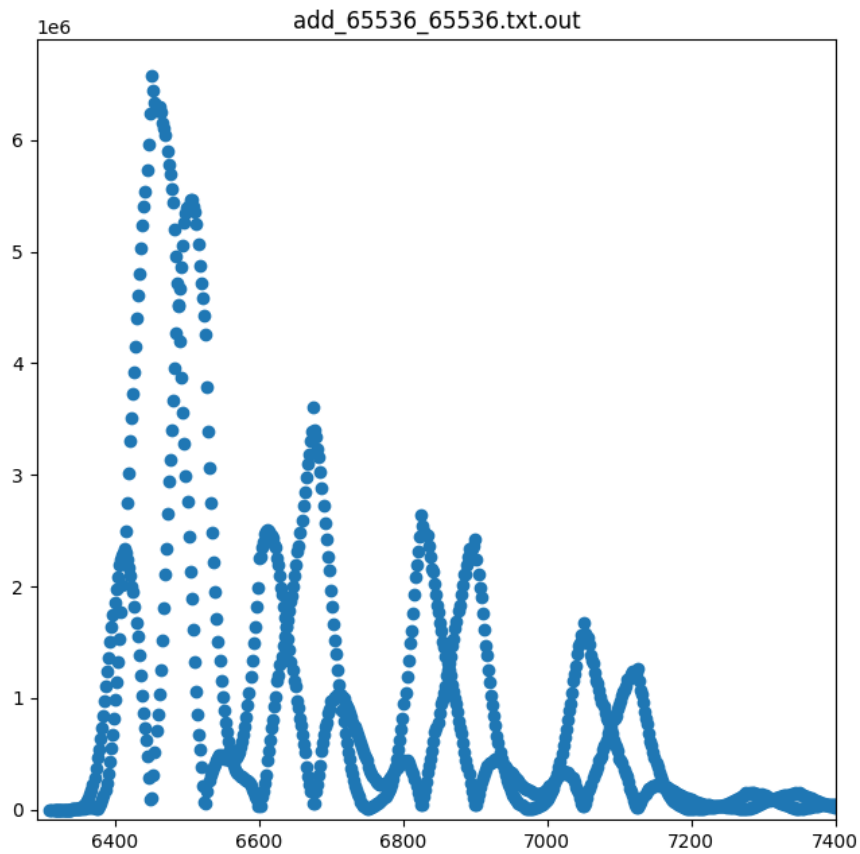




sum_loop:	Указатель начала цикла
lodsq	rax = [rsi]; rsi = rsi + 1;
adc rax, qword ptr [rdi]	rax = rax + [rdi] + cf
stosq	[rdi] = rax; rdi = rdi + 1;
loop sum_loop	rcx = rcx - 1; if rcx != 0 jump sum_loop;

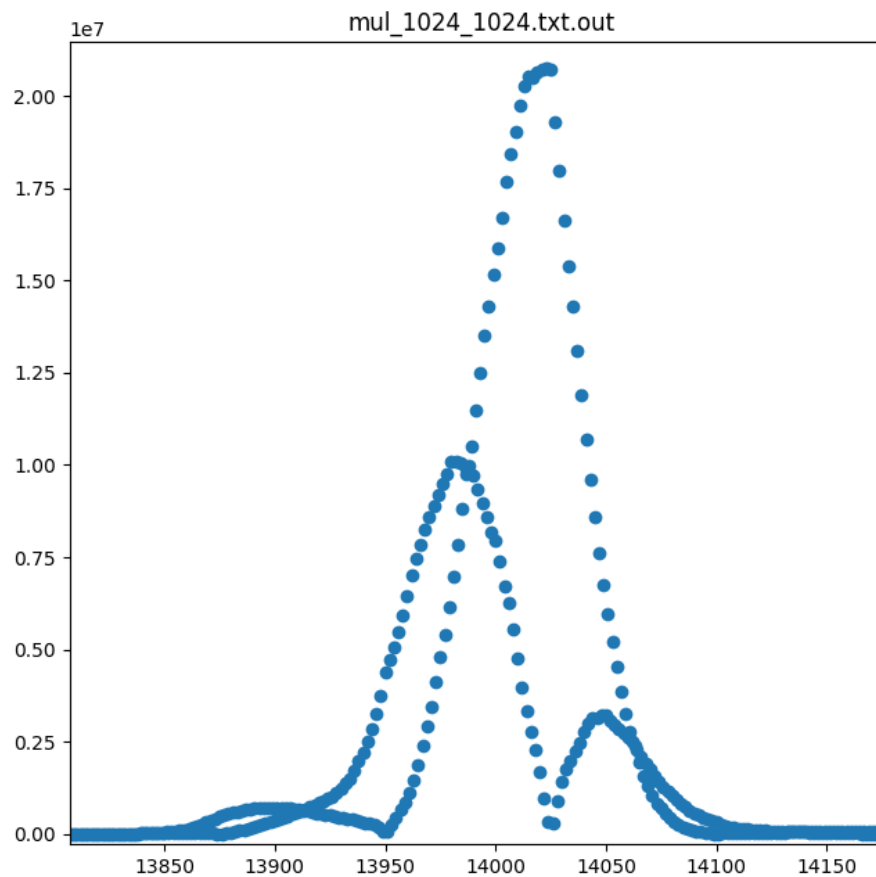
sum_loop:	Указатель начала цикла
lodsq	rax = [rsi]; rsi = rsi + 1;
adc rax, qword ptr [rdi]	rax = rax + [rdi] + cf
stosq	[rdi] = rax; rdi = rdi + 1;
dec rcx	rcx = rcx - 1
jnz sum_loop	if rcx != 0 jump sum_loop;





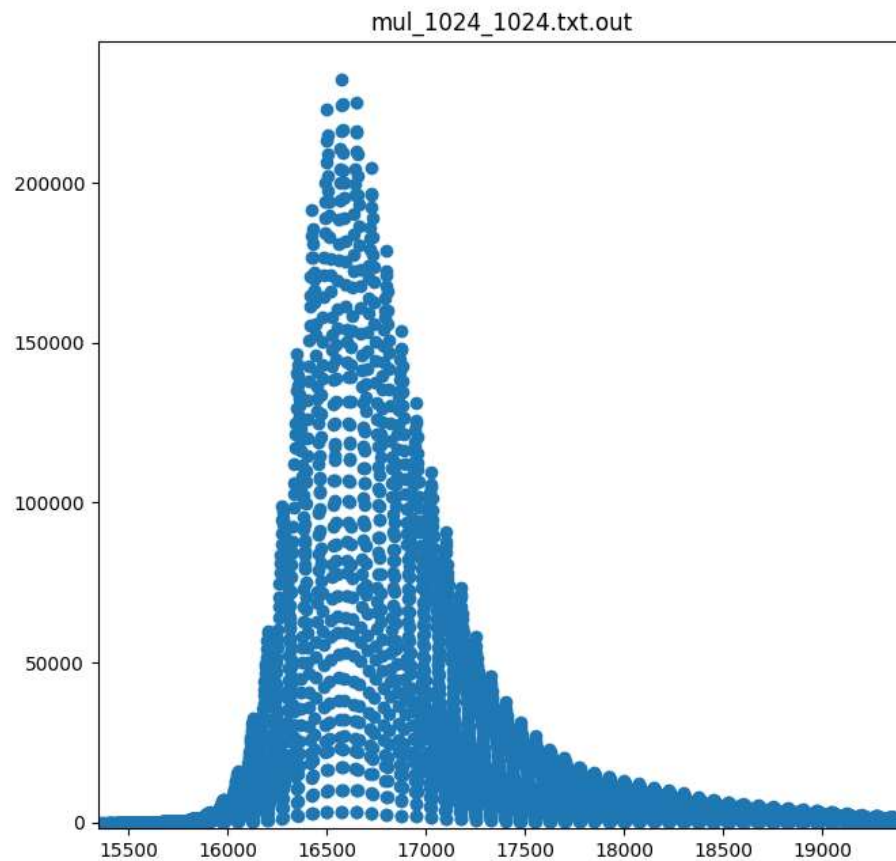


Тест GNU MP умножение



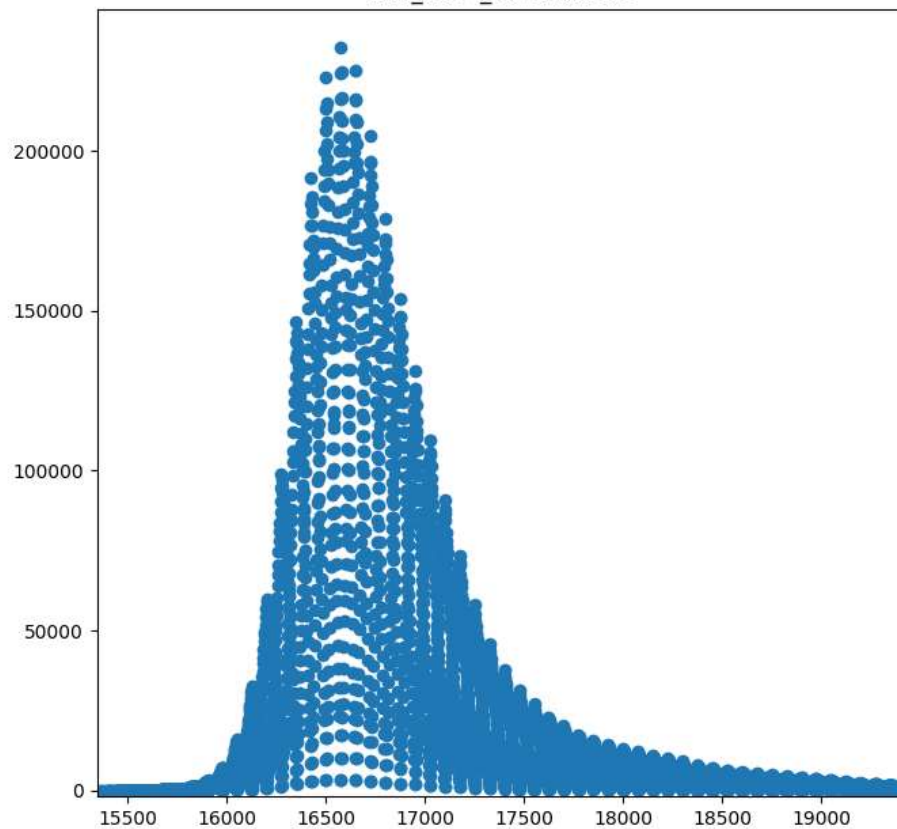


Тест умножение “в столбик”, ASM



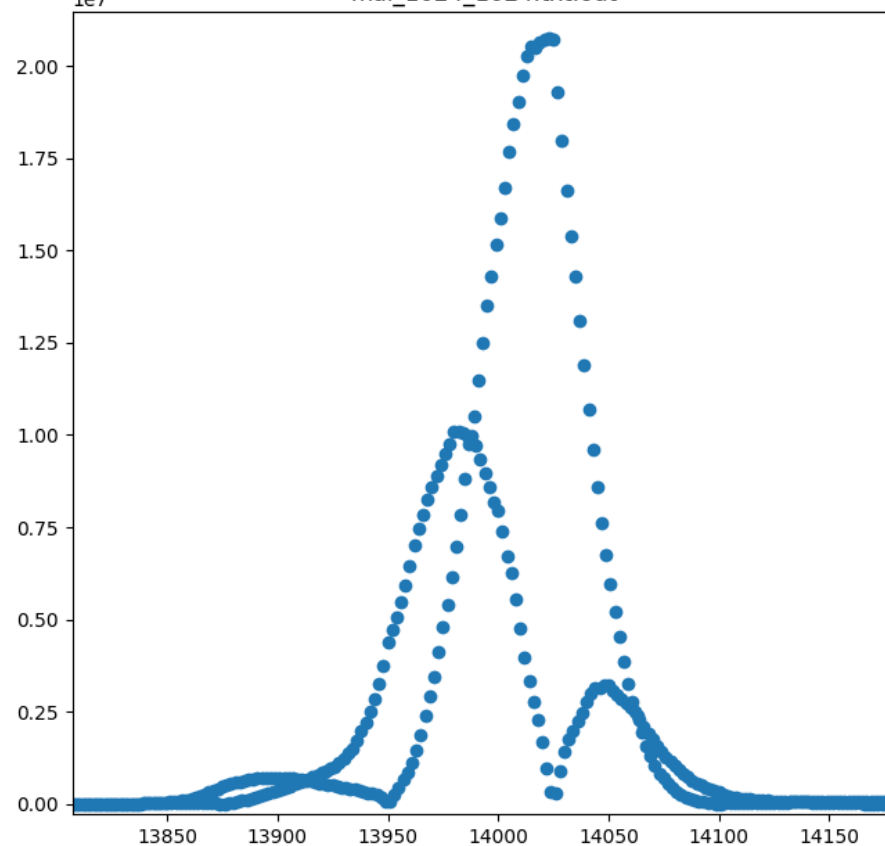


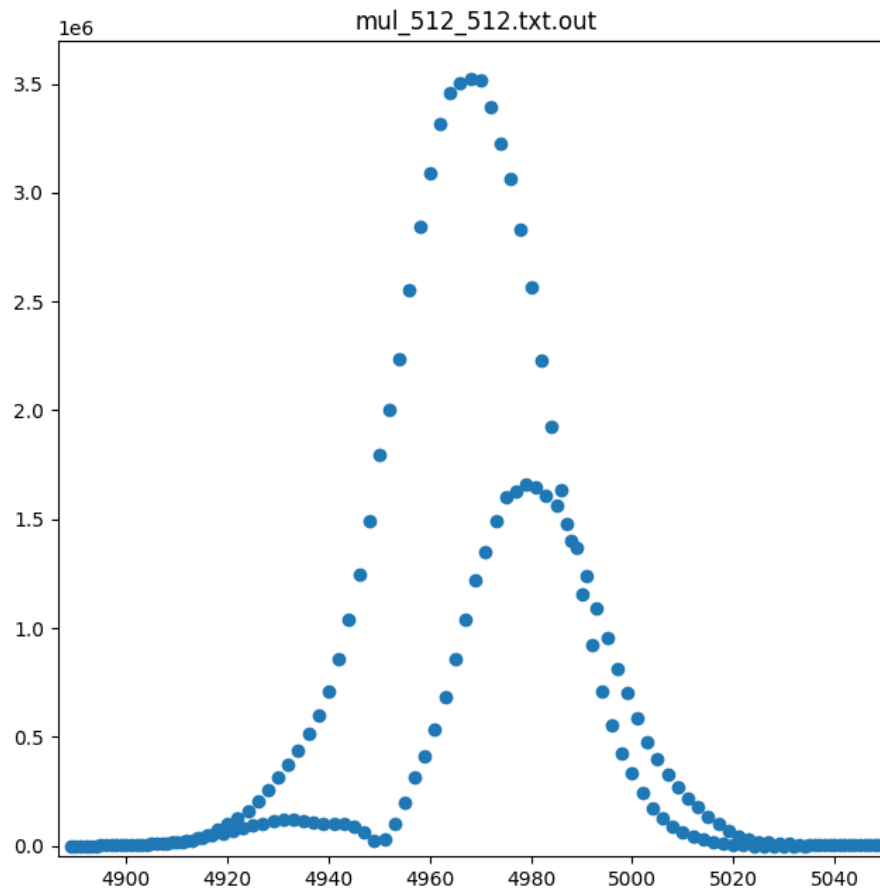
mul_1024_1024.txt.out



1e7

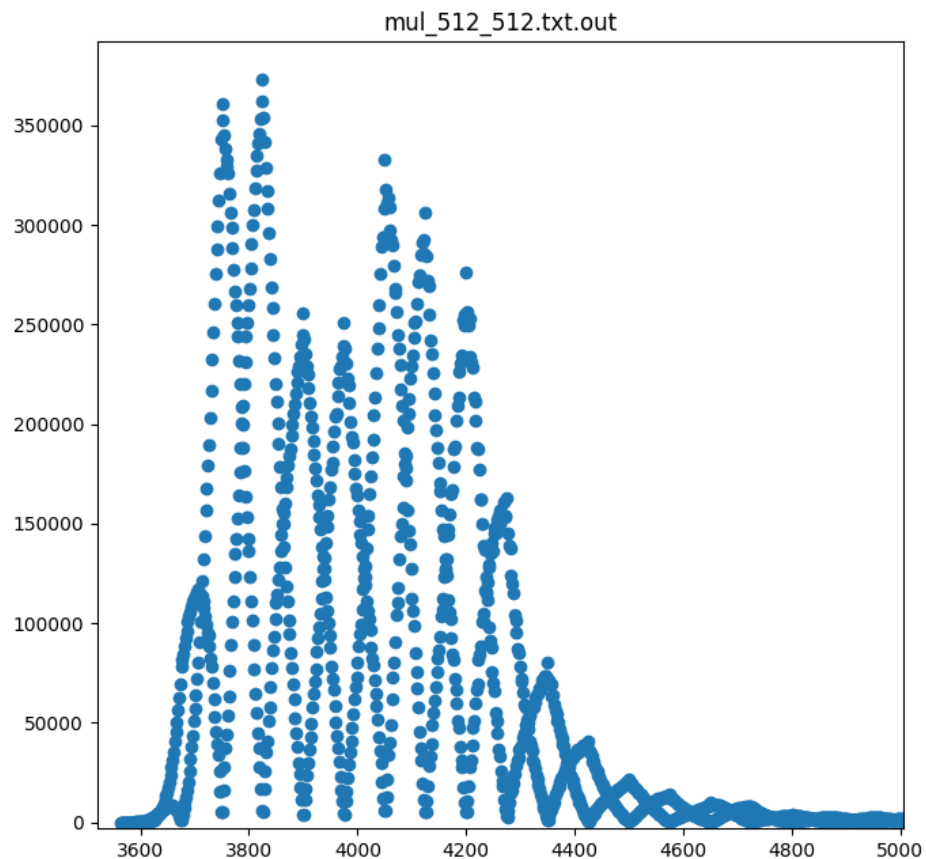
mul_1024_1024.txt.out

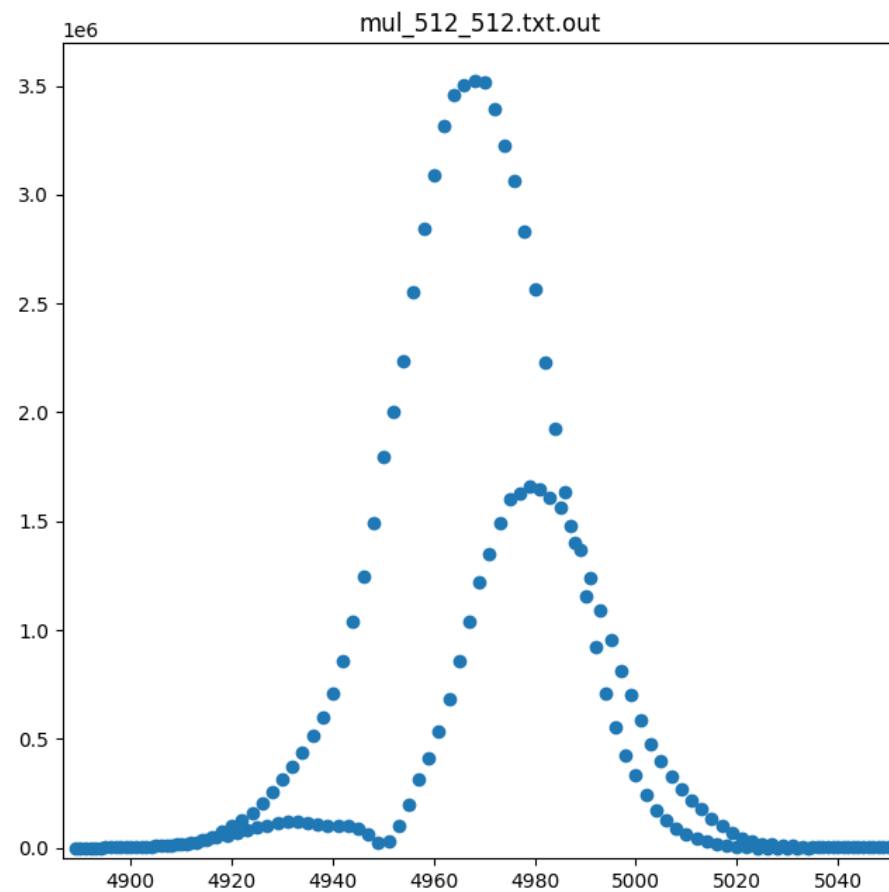
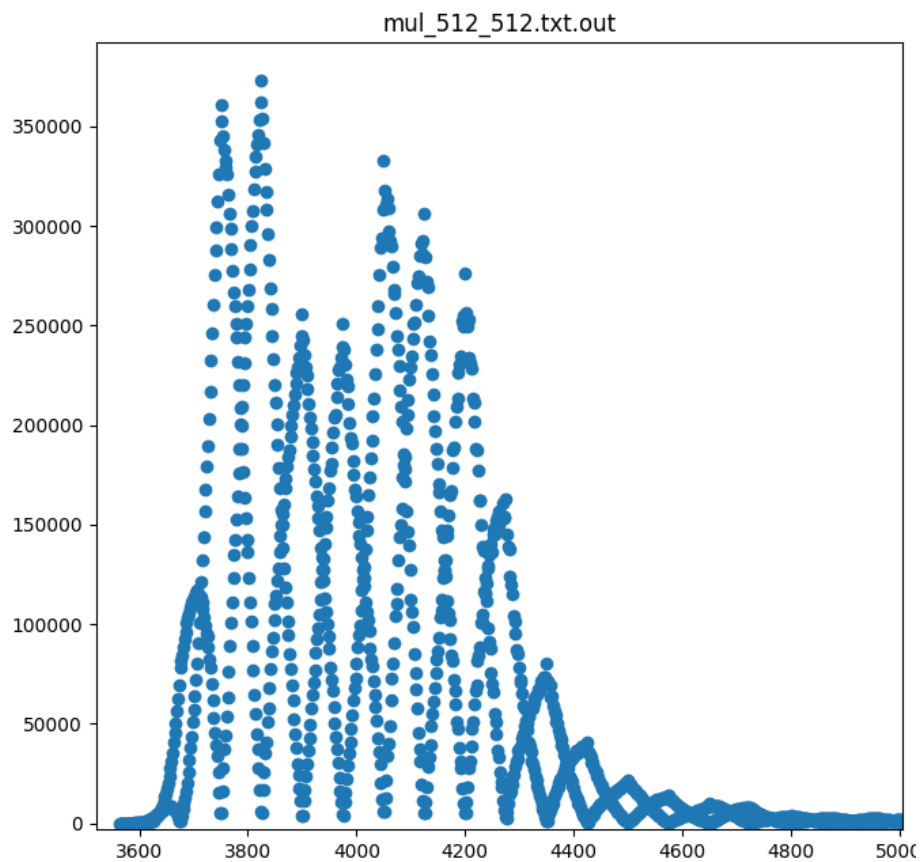






Тест умножение “в столбик”, ASM







Явной зависимости вывести не удалось, но примерно 92% всех делений при умножении чисел от 1 до 3000 разрядов были связаны со степенью двойки. Алгоритм предпочитал выбирать либо 2^n старших разрядов большего из перемножаемых чисел, либо 2^n младших. Остальные 8% делений не были связаны со степенью двойки и встречались при умножении как чисел маленького размера, так и большого.



В ходе работы была изучена скорость необходимых алгоритмов существующей и популярной реализации длинной арифметики. Был выбран, частично реализован и протестирован на корректность и скорость функционал будущей библиотеки для осуществления быстрых операций длинной арифметики. В работе представлено подробное сравнение скоростей алгоритмов. Определены пути развития работы.



- [1] GNU MP The GNU Multiple Precision Arithmetic Library Edition 6.0.0 25 March 2014:
<https://gmplib.org/gmp-man-6.0.0a.pdf>
- [2] Intel® 64 and IA-32 Architectures Software Developer's Manual



Спасибо за внимание



Санкт-Петербургский
государственный университет
2022